



## Posudek vedoucího bakalářské práce

Jméno studenta: Jan Trpišovský

Téma práce:

Návrh a realizace rozšiřujícího modulu

ADC a DAC pro kit Altera SoC

(system on chip)

Cíl práce: Navrhnout a připravit

podklady pro výrobu rozšiřující desky

ADC a DAC pro kit Altera SoC

s parametry alespoň: vzorkovací

rychlost 500MSPS, rozlišení 12 bitů a 2

kanály

### Slovní hodnocení:

#### Naplnění cílů práce:

Student cíle práce splnil.

#### Logická stavba a stylistická úroveň práce:

V úvodu BP student shrnuje fakta, o které se řešení opírá. Dále je uveden stručný popis nejdůležitějších použitých funkčních bloků. Následuje stručný popis funkce výsledného řešení a celkového schématu zapojení. Samostatná pozornost je věnována napájení hlavních součástek a zdrojům taktovacího signálu. Výsledné schéma zapojení je i přes svoji rozsáhlost poměrně dobře přehledné.

#### Využití záměrů, námětů a návrhů v praxi:

Uvedený rozšiřující modul byl řešen s výhledem pro použití pro zpracování radiofrekvenčních signálů.

#### Případné další hodnocení (připomínky k práci):

Student pracoval s časově nerovnoměrným úsilím, přesto dokázal práci na dobré úrovni dokončit.

### Otázky k obhajobě:

1. CO je charakteristická impedance vedení a jaký má význam ve vašem řešení?
2. Proč se u převodníků s vyšším rozlišením používá sériové rozhraní JESD204B

Doporučení práce k obhajobě: práci doporučuji k obhajobě

Navržený klasifikační stupeň: velmi dobře ( C )

### Posudek vypracoval:

Jméno, tituly: Ing. Josef Marek, CSc.

Zaměstnavatel: Univerzita Pardubice

V Pardubicích dne: 14.12.2017

Podpis: